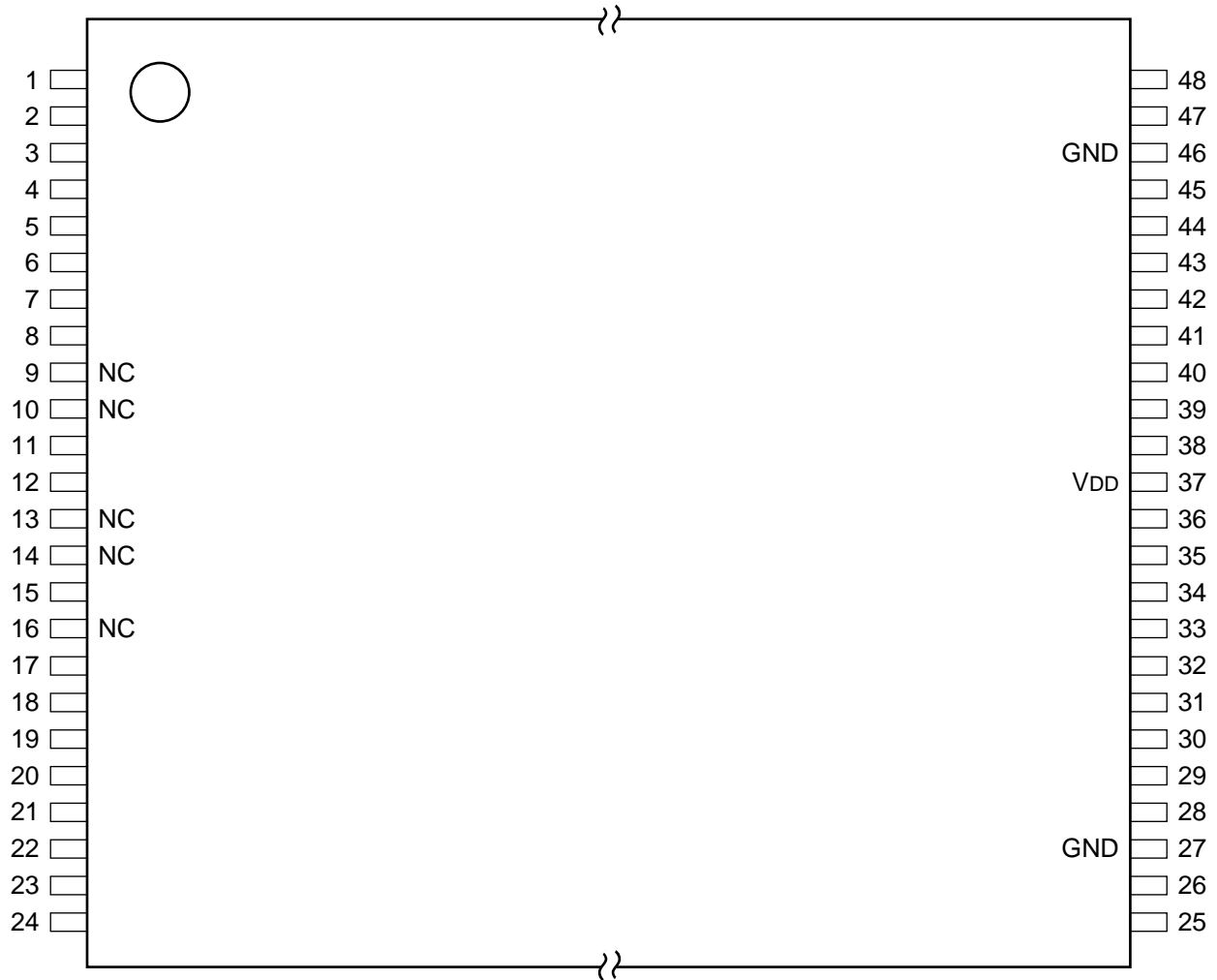


# C-MOS 4 M (512 K × 8-BIT/256 K × 16-BIT) BOOT SECTOR FLASH MEMORY

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I	A15	13	—	NC	25	I	A0	37	—	V <sub>DD</sub>
2	I	A14	14	—	NC	26	I	$\overline{\text{CE}}$	38	I/O	DQ4
3	I	A13	15	O	RY/ $\overline{\text{BY}}$	27	—	GND	39	I/O	DQ12
4	I	A12	16	—	NC	28	I	$\overline{\text{OE}}$	40	I/O	DQ5
5	I	A11	17	I	A17	29	I/O	DQ0	41	I/O	DQ13
6	I	A10	18	I	A7	30	I/O	DQ8	42	I/O	DQ6
7	I	A9	19	I	A6	31	I/O	DQ1	43	I/O	DQ14
8	I	A8	20	I	A5	32	I/O	DQ9	44	I/O	DQ7
9	—	NC	21	I	A4	33	I/O	DQ2	45	I/O	DQ15/A-1
10	—	NC	22	I	A3	34	I/O	DQ10	46	—	GND
11	I	$\overline{\text{WE}}$	23	I	A2	35	I/O	DQ3	47	I	$\overline{\text{BYTE}}$
12	I	$\overline{\text{RESET}}$	24	I	A1	36	I/O	DQ11	48	I	A16

**INPUT**

- A0 - A17 : ADDRESS
- $\overline{CE}$  : CHIP ENABLE
- $\overline{OE}$  : OUTPUT ENABLE
- $\overline{WE}$  : WRITE ENABLE
- $\overline{RESET}$  : RESET
- $\overline{BYTE}$  : SELECTS 8-BIT OR 16-BIT MODE

**INPUT/OUTPUT**

- DQ0 - DQ15 : DATA

**OUTPUT**

- RY/ $\overline{BY}$  : READY-BUSY

